**------------------- ARQUITECTURA DE COMPUTADORAS -----------------**

**Tarea:**

Microinstrucciones

**Alumnos:**

* Huerta García Carlos
* Meza Vargas Brandon David
* Shim Kyuseop

**Equipo:**

9

**Grupo:**

3CM13

**Profesor:**

Víctor Hugo García Ortega

**Tabla de microinstrucciones**

|  |  |
| --- | --- |
| **Instrucción** | **Microinstrucción** |
| **Instrucciones de carga y almacenamiento** | |
| LI | WR |
| LWI | RD1 WR |
| SWI | SR1 WD |
| **Instrucciones aritméticas** | |
| ADD | SWD WR ALUOP=0011 LF SR |
| SUB | SWD WR ALUOP=0111 LF SR |
| ADDI | SWD WR SOP2 ALUOP=0011 LF SR |
| SUBI | SWD WR SOP2 ALUOP=0111 LF SR |
| **Instrucciones lógicas** | |
| AND | SWD WR ALUOP=0000 LF SR |
| OR | SWD WR ALUOP=0001 LF SR |
| XOR | SWD WR SWD WR ALUOP=0010 LF SR |
| NAND | SWD WR ALUOP=1101 LF SR |
| NOR | SWD WR ALUOP=1100 LF SR |
| XNOR | SWD WR ALUOP=0110 LF SR |
| **Instrucciones de salto incondicional** | |
| B | WPC |
| **Instrucciones de comparación** | |
| CP | ALUOP=0111 LF |
| CPI | SR1 SOP SOP2 ALUOP=0111 LF |
| **Instrucciones de saltos condicionales** | |
| BEQ | WPC (SI SE CUMPLE LA CONDICIÓN) |
| BNEQ | WPC (SI SE CUMPLE LA CONDICIÓN) |
| BLT | WPC (SI SE CUMPLE LA CONDICIÓN) |
| BLET | WPC (SI SE CUMPLE LA CONDICIÓN) |
| BGT | WPC (SI SE CUMPLE LA CONDICIÓN) |
| BGET | WPC (SI SE CUMPLE LA CONDICIÓN) |
| **Otras instrucciones** | |
| NOP |  |